

Auszug aus dem Mitteilungsblatt der Technischen Universität Graz

vom 16. Dezember 2020

Die Technische Universität Graz bemüht sich aktiv um Vielfalt und Chancengleichheit. Bei der Personalauswahl dürfen Bewerberinnen und Bewerber aufgrund des Geschlechts, der ethischen Zugehörigkeit, der Religion oder der Weltanschauung, des Alters oder der sexuellen Orientierung nicht benachteiligt werden (Antidiskriminierung).

Menschen mit Behinderung und entsprechender Qualifikation werden ausdrücklich zur Bewerbung eingeladen.

Die Technische Universität Graz strebt eine Erhöhung des Frauenanteils, insbesondere in Leitungsfunktionen und beim wissenschaftlichen Personal an und lädt deshalb qualifizierte Frauen ausdrücklich zur Bewerbung ein. Bis zur Erreichung eines ausgewogenen Zahlenverhältnisses werden bei gleicher Qualifikation Frauen vorrangig aufgenommen.

Allgemeine Voraussetzungen:

Die Beherrschung der deutschen und englischen Sprache in Wort und Schrift in dem für die jeweilige Verwendung erforderlichen Ausmaß. Reisekosten, die im Zusammenhang mit dem Auswahlverfahren entstehen, werden von der TU Graz nicht ersetzt.

58.2 Ausschreibung freier Stellen für das wissenschaftliche Universitätspersonal

Fakultät für Elektrotechnik und Informationstechnik

Universitätsassistent*in für 4 Jahre, 40 Stunden/Woche, voraussichtlich ab 1. März 2021, am Institut für Technische Informatik.

Aufnahmebedingungen:

Abgeschlossenes Master- bzw. Diplomstudium in Telematik / Information and Computer Engineering, Informatik, Elektrotechnik oder vergleichbar.

Gewünschte Qualifikationen:

In der Arbeitsgruppe Embedded Automotive Systems (EAS Group) ist eine Stelle für anwendungsorientierte Grundlagenforschung im Bereich eingebettete Betriebssysteme und Prozessorarchitekturen zu besetzen. Der Fokus soll auf Konzepten zum OS/MCU Co-Design liegen, wobei z.B. Zuverlässigkeit, Portierbarkeit, Modularität sowie Wartbarkeit und Rekonfiguration von Hardware und Software zur Laufzeit relevante Themen darstellen. Die Stelle ist eng mit weiteren Forschungs- und Open-Source-Projekten in diesem Bereich verknüpft und soll diese ergänzen. Daher sind sehr gute Kenntnisse in möglichst vielen der folgenden Bereiche gewünscht:

- Architektur von Betriebssystemen und/oder Basissoftware für eingebettete Systeme
- Modellbasierter Softwareentwurf, ggf. formale Methoden und Verifikation
- Architektur von Prozessoren bzw. Microcontrollern für eingebettete Systeme
- Hardwareentwurf und rekonfigurierbare Logik
- Programmierung (ASM/C/C++) eingebetteter Systeme

Bitte verzichten Sie auf allgemeine Bewerbungsschreiben und stellen Sie sicher, dass Ihre Bewerbung einen direkten Bezug zu den Themenbereichen der ausgeschriebenen Stelle aufweist. Beschreiben Sie in Ihrem Motivationsschreiben kurz aber klar, wie Sie Ihre Fähigkeiten in das Projekt einbringen möchten.

Ferner werden gewünscht:

- Sehr gute Beherrschung der englischen Sprache in Wort und Schrift
- Sehr gute Studienergebnisse
- Hohe Motivation, Selbstinitiative und Verantwortungsbewusstsein
- Fähigkeit, selbständig und in einem interdisziplinären sowie internationalen Team zu arbeiten
- Bereitschaft zur wissenschaftlichen Forschung
- Bereitschaft, Lehrveranstaltungen in geringem Ausmaß zu betreuen
- Bereitschaft, Forschungsergebnisse zu veröffentlichen
- Bereitschaft, eine Dissertation durchzuführen

Erfahrungen mit wissenschaftlichen Projekten, internationaler Kooperation und wissenschaftlichen Veröffentlichungen sind von Vorteil.

Weitere Fragen können gerne an Prof. Marcel Baunach (baunach@tugraz) gerichtet werden.

Einstufung:

B 1 nach Kollektivvertrag für die Arbeitnehmer*innen der Universitäten; das monatliche Mindestentgelt für diese Verwendung beträgt derzeit € 2.929,-- brutto (14x jährlich) und kann sich eventuell auf Basis der kollektivvertraglichen Vorschriften durch die Anrechnung tätigkeitsspezifischer Vorerfahrungen sowie sonstige mit den Besonderheiten des Arbeitsplatzes verbundene Entgeltbestandteile erhöhen.

Kontakt:

Bewerbung, Lebenslauf und weitere Unterlagen sind unter genauer Bezeichnung der Stelle bzw. der Kennzahl an die Technische Universität Graz, Dekan der Fakultät für Elektrotechnik und Informationstechnik, Univ.-Prof. Dipl.-Ing. Dr.techn. Wolfgang Bösch, MBA, Inffeldgasse 18/EG, 8010 Graz (vorzugsweise elektronisch an dekanat.etit@tugraz.at) zu richten und müssen bis spätestens Ende der Bewerbungsfrist einlangen.

Ende der Bewerbungsfrist: 17. Jänner 2021

Kennzahl: 4480/20/040

Der Dekan: Bösch